系統晶片設計學分學程課程規畫表

107 學年度第八次系務會議通過 108.06.19 110 學年度第三次系務會議通過 110.10.13 114 學年度第一次系務會議通過 114.09.04

		114 學年度第	 小	哦地地 11	4.07.04
課程種類	課程名稱	開課單位	開課學 期	學分	備註
核課學習過程 (數位系統設計	電子工程學系	1下	3	學分學
		電機工程學系	4上		程必修
	電子學三	電子工程學系	3上	3	
		電機工程學系			
	積體電路設計導論	電子工程學系	3上	3	
實驗	FPGA設計與實驗/	電子工程學系	3下	1	(時年明)
課程 (至少應 修習及 格達1 門)	FPGA系統設計實驗	電機工程學系	3下	1	(隔年開)
	嵌入式系統實驗	電子工程學系	4下	1	
	電腦輔助印刷電路設計與實驗	電子工程學系	3上	1	114學年起取消
輔課助程	計算機組織	電子工程學系	2下		
	計算機結構	電子工程學系	3下	3	(隔年開)
	計算機組織與結構	資訊工程學系	3上		
	半導體元件物理	電子工程學系	3上	3	
	數位系統快速雛形設計		3上		
	數位積體電路設計	電子工程學系	4上	3	
	高階合成 FPGA 電路設計		3上		
	微處理機原理	電子工程學系	3上	_	
	微處理機	電機工程學系	2上	3	
	微處理器系統	資訊工程學系	2上		
	作業系統原理	電子工程學系	3上	3	
	作業系統	資訊工程學系			
	VLSI元件設計與模型	電子工程學系	3下	3	
	數位通訊積體電路設計	電子工程學系	4下	3	
	半導體工程	電子工程學系	4上	3	
	DSP 積體電路設計	電子工程學系	4上	3	
	類比積體電路設計	電子工程學系	4上	3	
	射頻積體電路設計	電子工程學系	4下	3	
	積體電路製程整合	電子工程學系	4下	3	